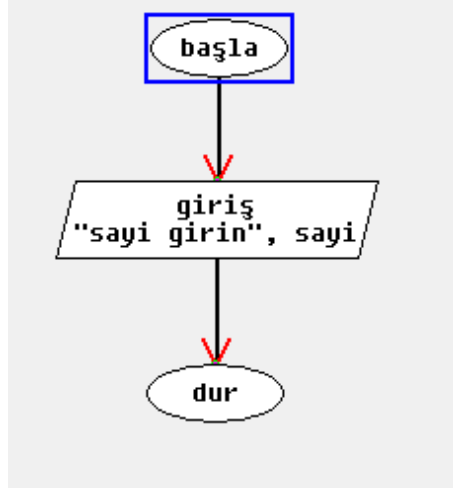
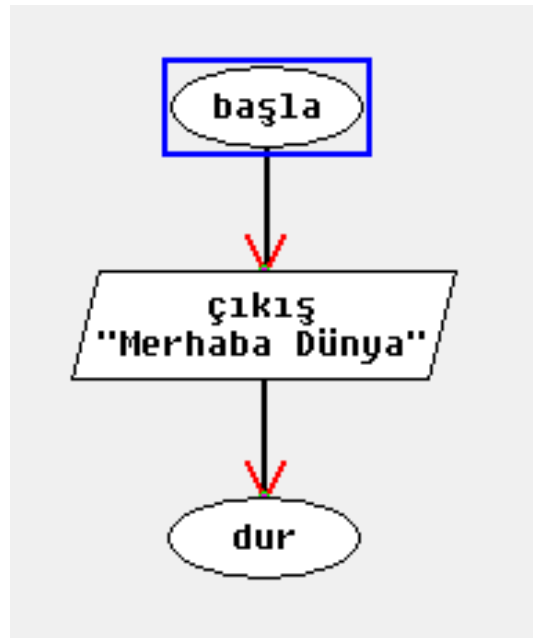


Akış diyagramına veri girişi yapılması

Akış diyagramlarına veri girişi yapmak için **giriş** (input) bileşeni kullanılmaktadır. Bu bileşen ile bir veri girişi yapılır, çıkış işlemlerinde **kullanılmaz**.

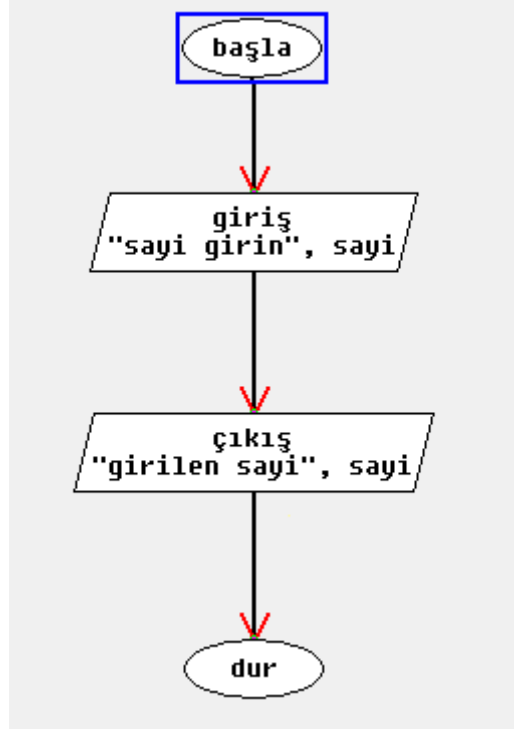
**Akış diyagramında bir değerin gösterilmesi**

Bir akış diyagramında sadece bir değerin gösterilmesi isteniyorsa çıkış (**out**) bileşeni kullanılır. Bu şekil ile dış ortama bir değer veya ifade aktarılır, giriş işlemlerinde **kullanılmaz**.

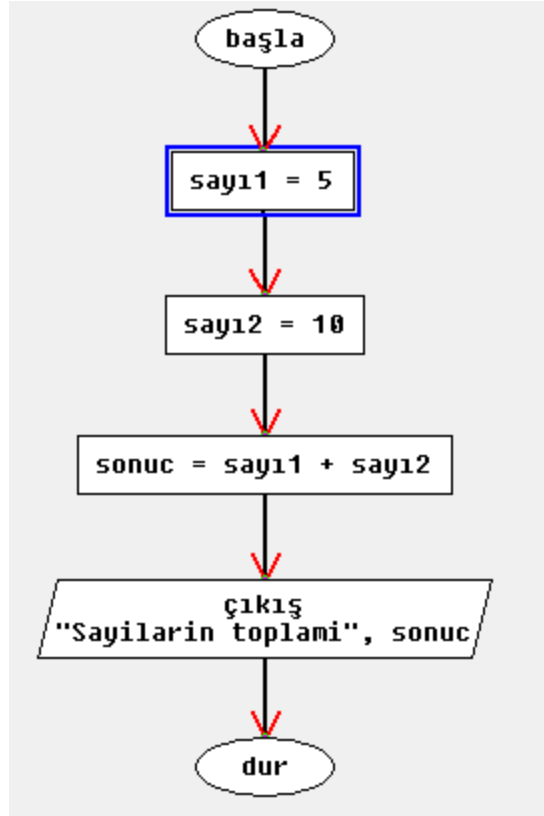


Girilen değerin ekranda gösterilmesi

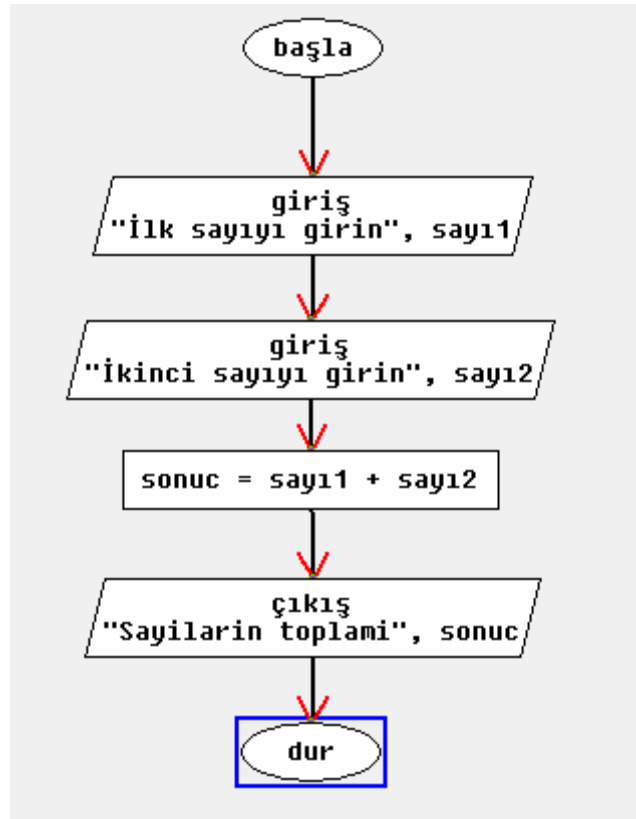
Bir değerin algoritmada gösterilmesi için geliştirilen akış diyagramında sadece girilen bir değer gösterilmektedir. Akış diyagramında girilen bir sayısal değer bir işleme tutulmadan aynı şekilde gösterilmektedir.

**Basit toplama algoritması akış diyagramları uygulamaları**

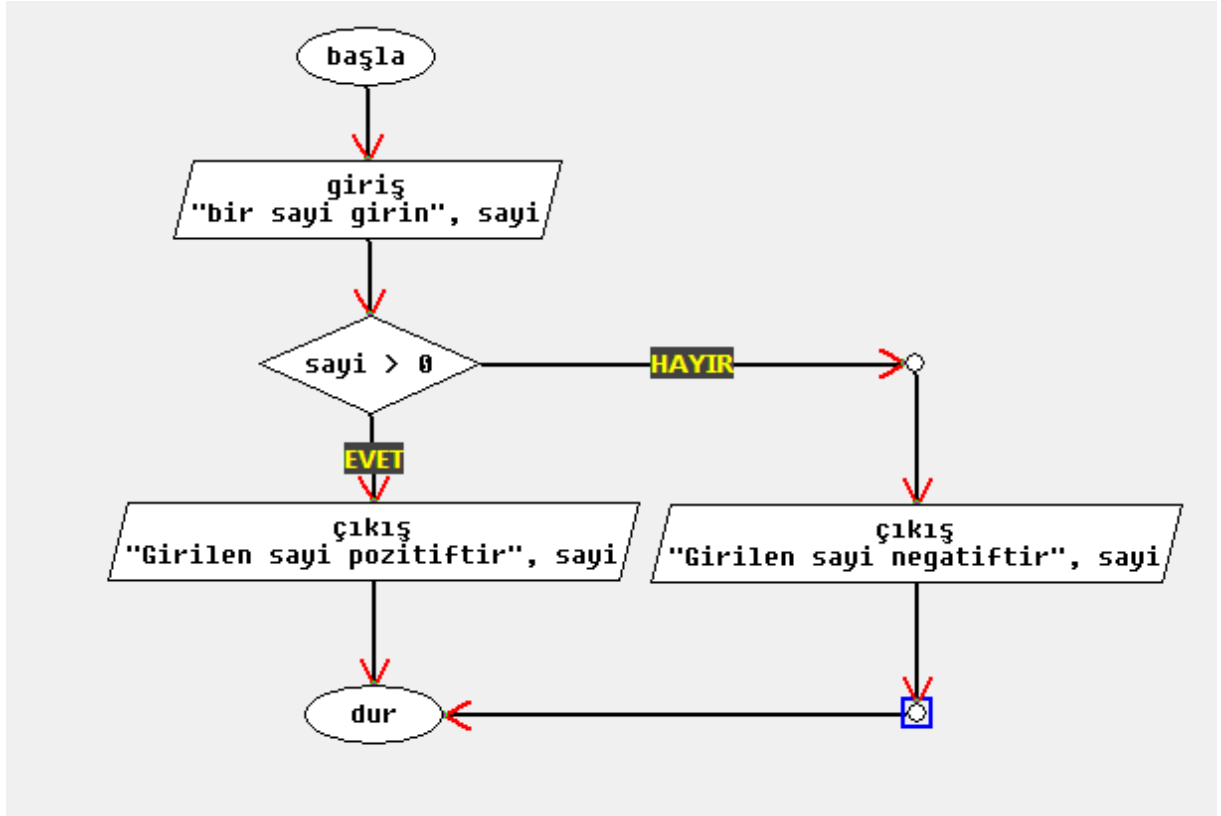
İki sayının toplamını alan akış diyagramının oluşturulması, bilinen ilk algoritmadır. Sabit iki sayının toplamını alan bu akış diyagramında veri iki sabit sayıdan oluşmaktadır.



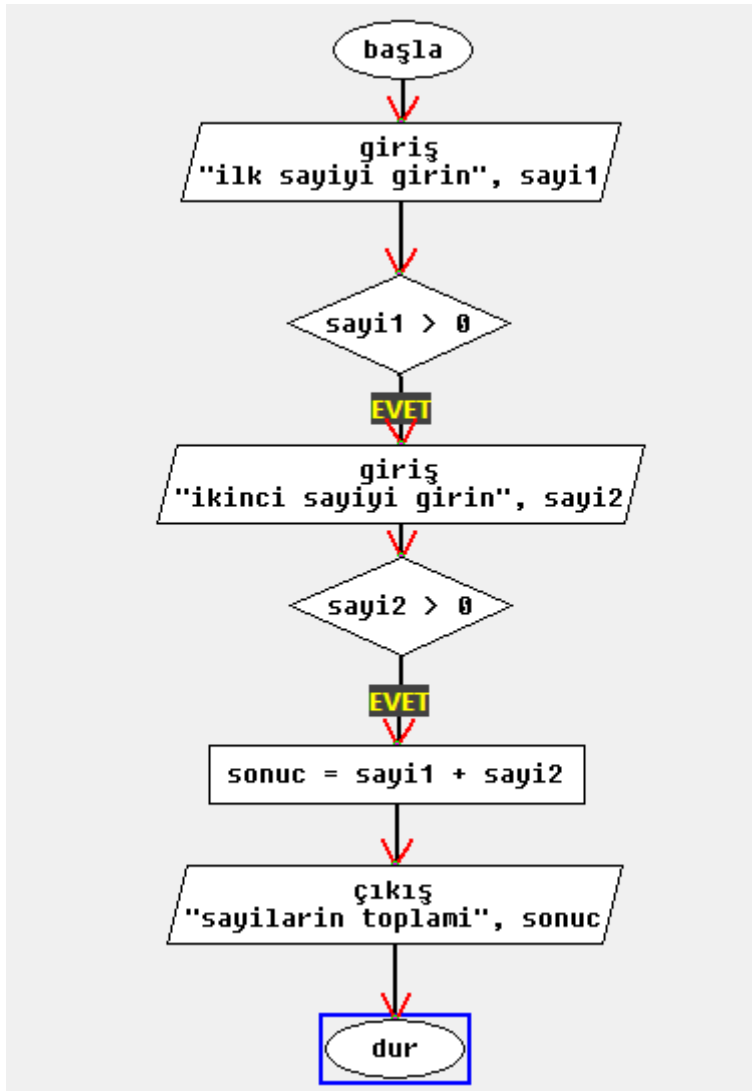
Akış diyagramında bilgisayara herhangi bir yöntem ile keyfi değerlerde (her seferinde değişen) veri giriş ve çıkışı yapılacağı ön görülmektedir. Bu algoritmanın aşık diyagramında sayılar her seferinde değişmektedir. Bir önceki akış diyagramında sabit olarak aktarılan değerler bu akış diyagramında herhangi bir yöntem belirtilmeden veri giriş çıkışı yapılmıştır.



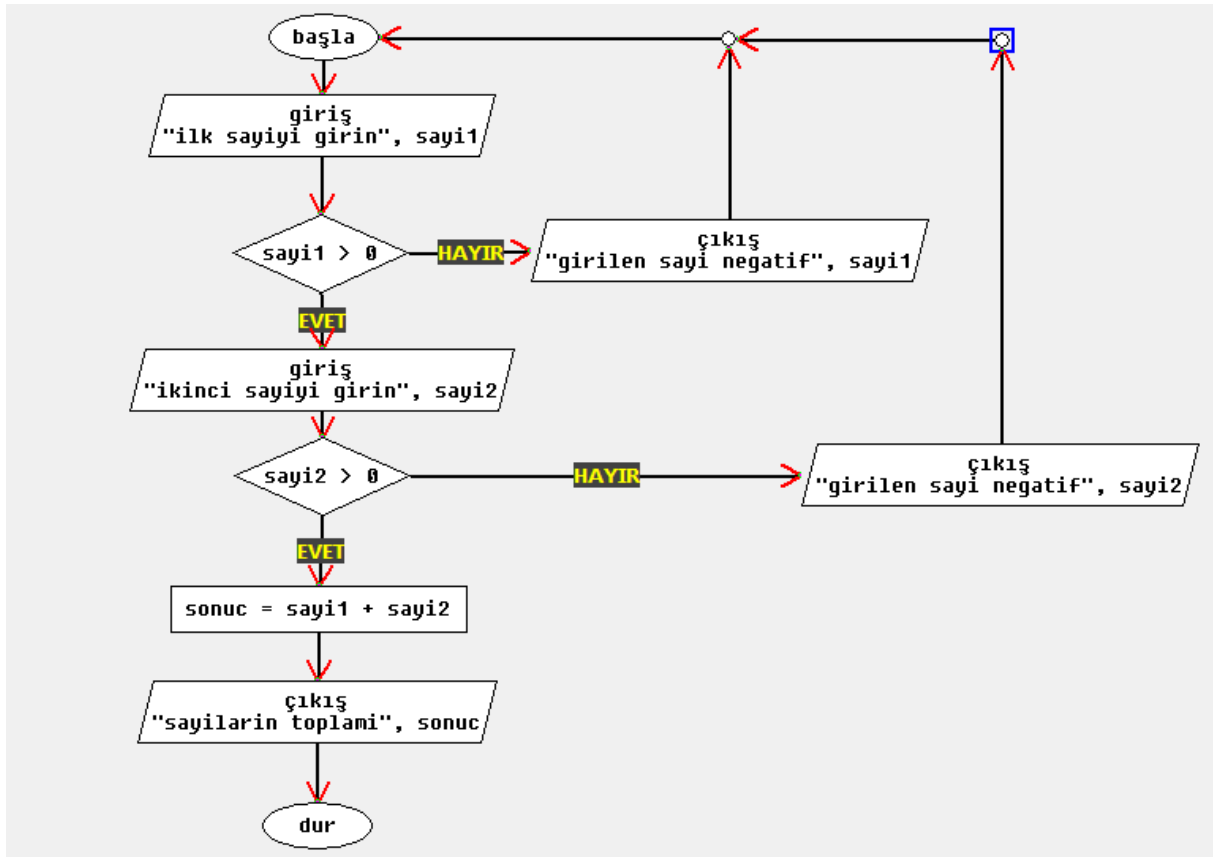
Her hangi bir veri giriş yöntemi belirtilmeden yapılan algorithmada girilen değerin pozitif şartını kontrol eden yapı akış diyagramı aşağıdaki gibi geliştirilebilir. Bu akış diyagramında girilen değerin pozitif olması veya negatif olması durumunda girilen değere ait sonuç görülmektedir.



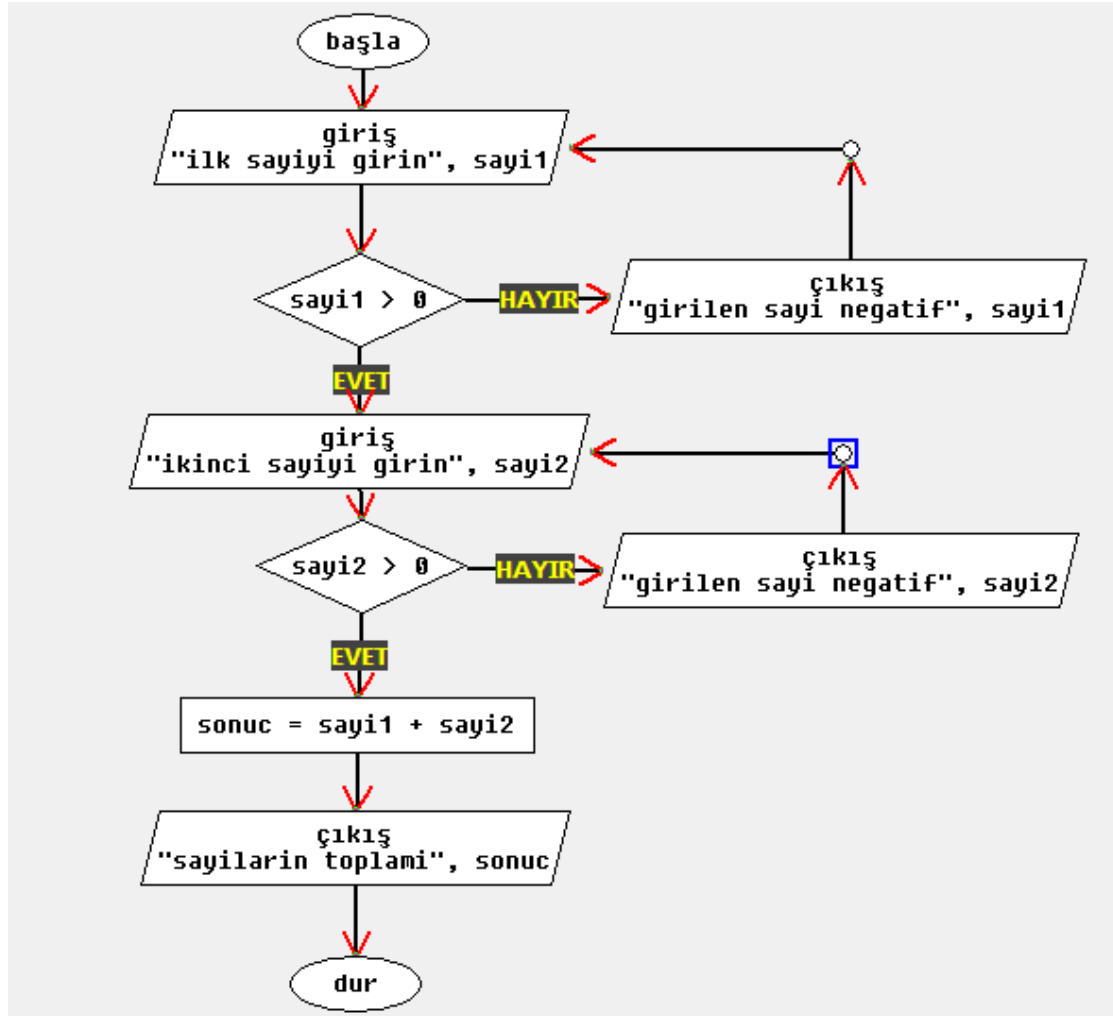
Pozitif iki sayının toplamını alan algoritmanın akış diyagramı. Bu akış diyagramında sayılar pozitif olduğunda toplama işlemi yapılır. Sayıların negatif olması durumunda algoritmanın gerçekleştireceği işlem yoktur.



Girilen sayıların negatif olması durumunda işlemi en başa döndüren algoritmanın akış diyagramı. Bu akış diyagramında sayılardan herhangi birinin negatif olması durumunda algoritma bulunduğu adımdan en başa döner.



Bir diğer kontrol yapısında algoritma girilen sayıların bulunduğu adımda kontrol edilmesini sağlayan bir yapıda tasarlandığında veri girişi kontrol yapısının bulunduğu adımdadır. Bu adımdan geriye sadece bir adım gidilir, algoritma veri girişini en başa döndürmez. Toplanacak olan sayılar pozitif olduğunda toplama işlemi gerçekleştirilir.



Girilen sayı negatif olduğunda bu sayıyı pozitif yapmak için -1 ile çarpan algoritmanın akış diyagramı verilmiştir. Bu akış diyagramında veri girildikten sonra sayının pozitif olup olmadığı kontrol edilmektedir. Eğer sayı pozitif ise herhangi bir işlem yapılmamaktadır. Sayının negatif olması durumundan sayı -1 değeri ile çarpılarak sayının pozitif olması sağlanmaktadır.

